

附录 5 端口速查表

配置单元	读写属性	存储地址	配置功能说明
P_IOA_Data	读/写	\$7000H	写入数据到数据寄存器里, 读出 IOA 管脚上的电平状态
P_IOA_Buffer	读/写	\$7001H	写入数据到数据寄存器里, 读出数据寄存器里的数据
P_IOA_Dir	读/写	\$7002H	I/O A 口的方向向量
P_IOA_Attrib	读/写	\$7003H	I/O A 口的属性向量
P_IOA_Latch	读	\$7004H	进入睡眠前锁存 I/O A 口的数据, 为睡眠后触键引起唤醒准备
P_IOB_Data	读/写	\$7005H	写入数据到数据寄存器里, 读出 I/O B 口管脚上的电平状态
P_IOB_Buffer	读/写	\$7006H	写入数据到数据寄存器里, 读出数据寄存器里的数据
P_IOB_Dir	读/写	\$7007H	I/O B 口的方向向量
P_IOB_Attrib	读/写	\$7008H	I/O B 口的属性向量
P_FeedBack	写	\$7009H	通过反馈电路将外部 RC 振荡源引入
P_TimerA_Data	读/写	\$700AH	I/O A 口的数据口
P_TimerA_Ctrl	写	\$700BH	I/O A 口的控制单元
P_TimerB_Data	读/写	\$700CH	I/O B 口的数据口
P_TimerB_Ctrl	写	\$700DH	I/O B 口的控制单元
P_Timebase_Setup	写	\$700EH	时基发生器的选频设置单元
P_Timebase_Clear	写	\$700FH	时基计数器复位单元
P_INT_Ctrl	读/写	\$7010H	中断源的控制单元
P_INT_Clear	写	\$7011H	中断源中断请求清除单元
P_SystemClock	写	\$7013H	系统时钟选频单元(包括系统进入睡眠状态的时钟频率选择)
P_ADC	读/写	\$7014H	ADC 的数据口
P_ADC_Ctrl	读/写	\$7015H	ADC 的控制单元
P_DAC2	读/写	\$7016H	DAC2 的数据口
P_DAC1	读/写	\$7017H	DAC1 的数据口
P_IR_Ctrl	读/写	\$7018H	红外通讯的控制单元
P_LVD_Ctrl	读/写	\$7019H	低电压监测的控制单元
P_SIO_Data	读/写	\$701AH	串行设备接口 SIO 的数据口
P_SIO_Addr_Low	读/写	\$701BH	SIO 的低字节地址单元
P_SIO_Addr_Mid	读/写	\$701CH	SIO 的中字节地址单元
P_SIO_Addr_High	读/写	\$701DH	SIO 的高字节地址单元
P_SIO_Ctrl	读/写	\$701EH	SIO 的控制单元
P_SIO_Start	读/写	\$701FH	SIO 数据传输的启动单元
P_SIO_Stop	写	\$7020H	SIO 数据传输的结束单元
P_UART_Command1	写	\$7021H	通用异步串行 I/O 口 UART 的控制单元
P_UART_Command2	读/写	\$7022H	UART 接收/发送功能的开通/关断控制单元
P_UART_Data	读/写	\$7023H	UART 的数据口
P_UART_BaudScalarLow	读/写	\$7024H	UART 波特率设定控制字的低字节
P_UART_BaudScalarHigh	读/写	\$7025H	UART 波特率设定控制字的高字节
P_DAC_Ctrl	读/写	\$702AH	音频输出方式及双 DAC 通道和 PWM 驱动通道的控制单元
P_ADC_MUX_Ctrl	读/写	\$702BH	ADC 多通道控制
P_ADC_MUX_Data	读	\$702CH	读出多通道 10 位 ADC 转换的数字数据
P_INT_Ctrl_New	(读/写)	\$702DH	激活和屏蔽中断